# 練習

**練習1**

此練習的完整解答請參見以下資料夾：

*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/Minu*

**練習2**

此練習的完整解答請參見以下資料夾：

*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/MinMaxMinuMaxu*

**練習3和4**

這兩個練習的完整解答請參見以下資料夾：

*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/FloatingPoint*

**練習5和6**

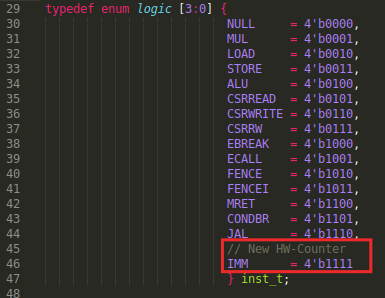
不提供解答。

**練習7**

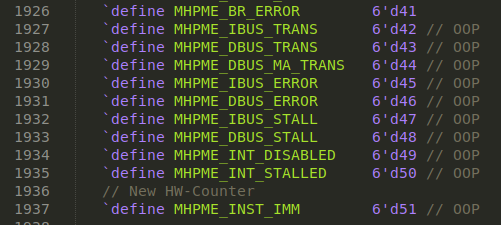
此練習的完整解答請參見以下資料夾：

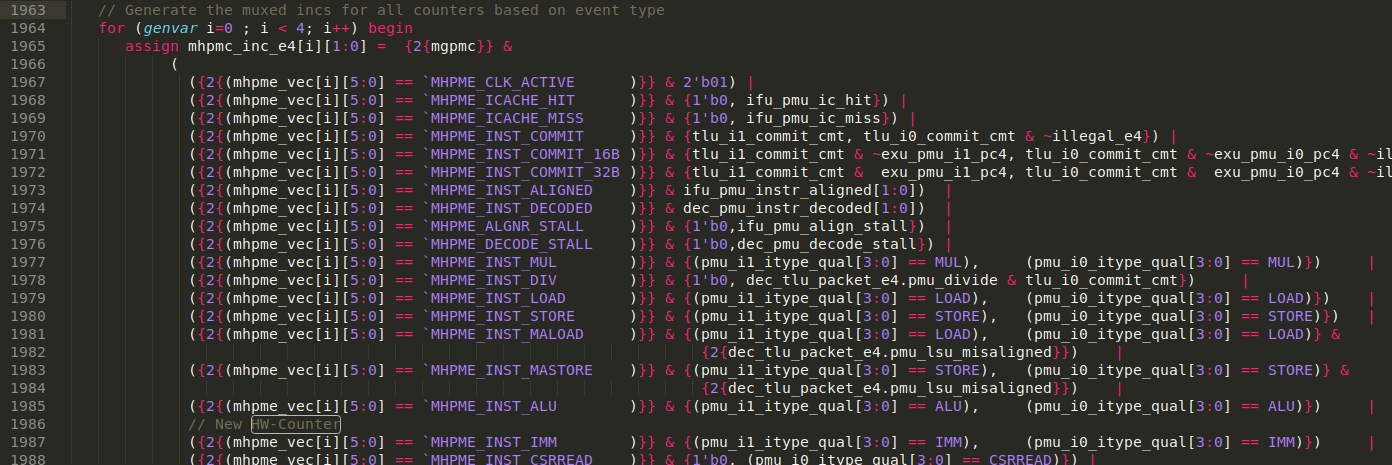
*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/NewHwCounter*

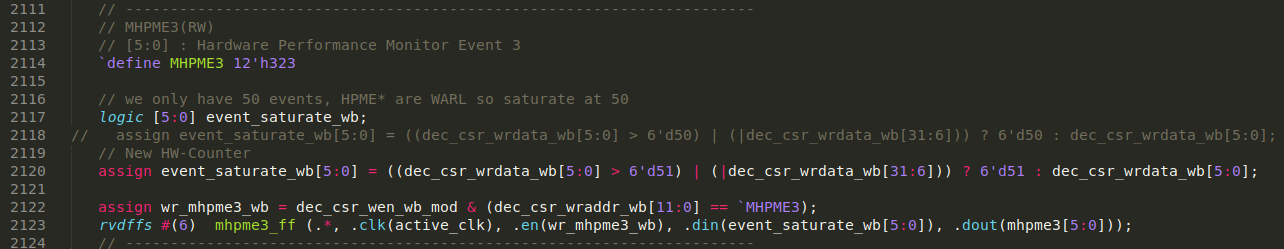
* 1. **Verilog程式碼的更改**：
     1. 檔案**swerv\_types.sv**：



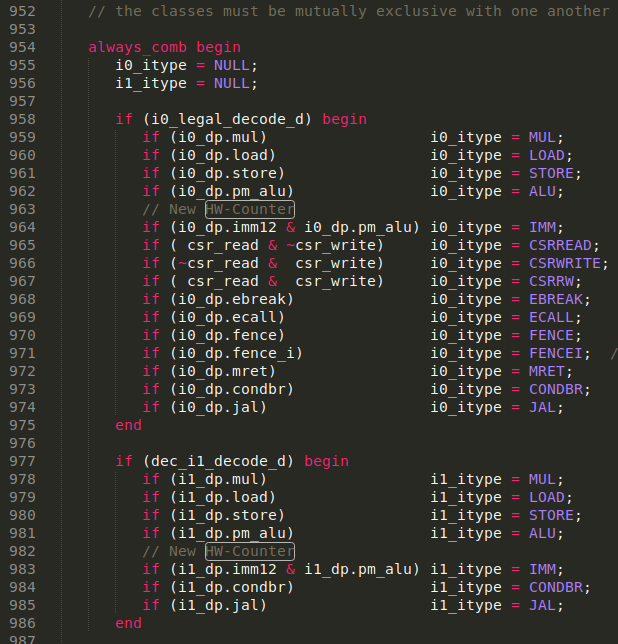
* + 1. 檔案**dec\_tlu.ctl.sv**：



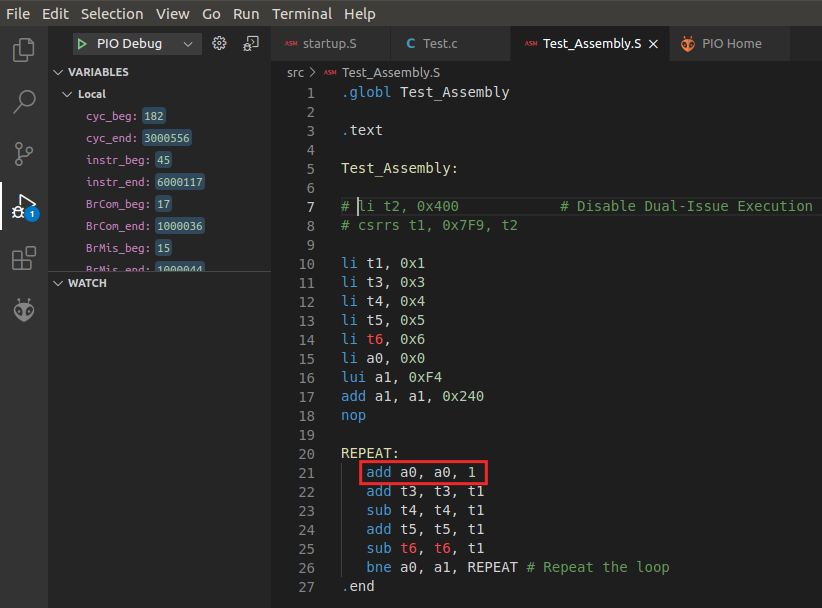


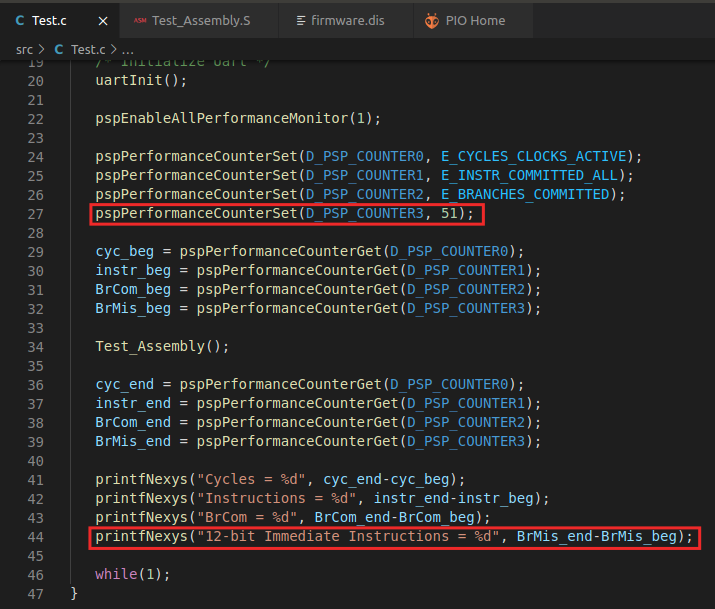


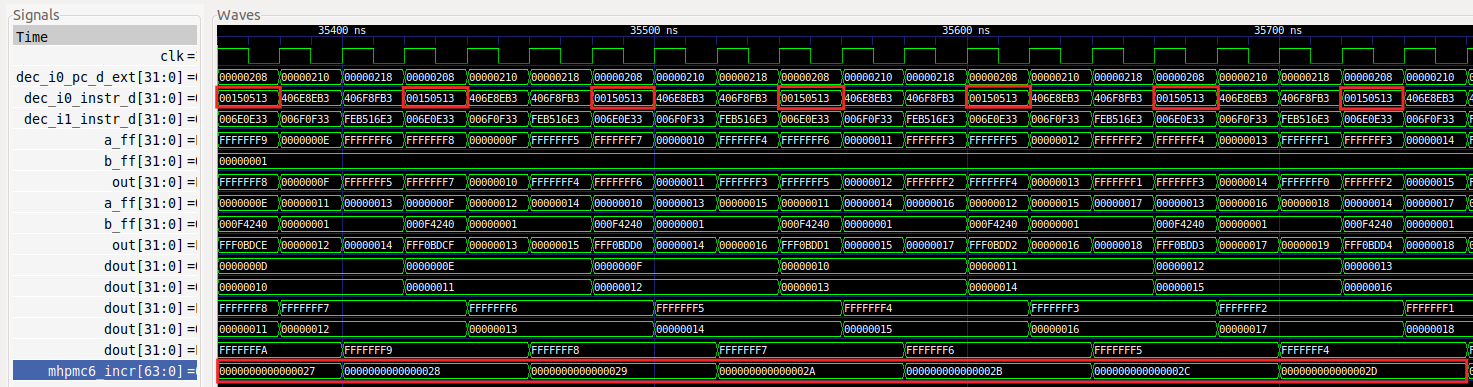
* + 1. 檔案**dec\_decode\_ctl.sv**：



* 1. **Verilator模擬**：







* 1. **板上執行**：

