



**THE IMAGINATION UNIVERSITY PROGRAMME**

# **RVfpga-SoC**

## **Instruções de Solução do Lab 1**

## 1. Resumo

Esta solução de laboratório requer a instalação do Vivado 2019.2 Webpack e dos ficheiros da placa Digilent. Pode fazer o download e instalá-los seguindo as instruções detalhadas fornecidas no Guia de Instalação do RVfpgaSoC.

- Vivado 2019.2 Webpack (Consulte o Guia de Instalação (Página No.04))
- Ficheiros da placa Digilent (Consulte o Guia de Instalação (Página No.05))

Este projeto de laboratório foi criado no Vivado 2019.2 Webpack e só funcionará na mesma versão do Vivado.

Esse projeto de laboratório deve ser colocado no seguinte local para evitar conflitos de caminho:

`[RVfpgaSoCPath]/RVfpgaSoC/Labs/LabSolution/Lab1`

## 2. Avisos Críticos

Alguns avisos podem aparecer quando abre o Block Design e clica em "Refresh IP Catalog" (ver Figuras 1 e 2). Ignore essas mensagens de aviso clicando em OK.

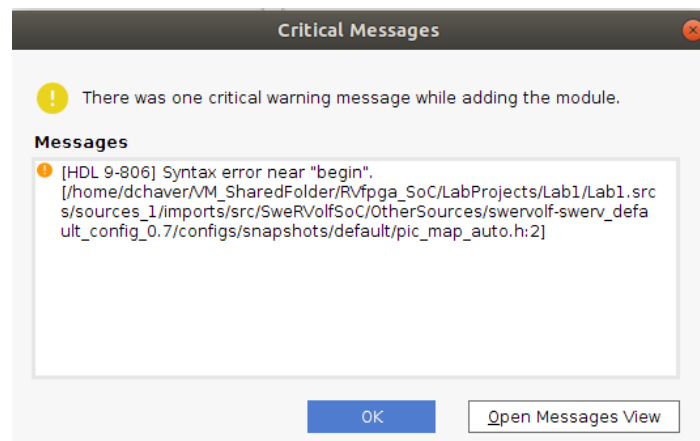


Figura 1. Pop-up de aviso

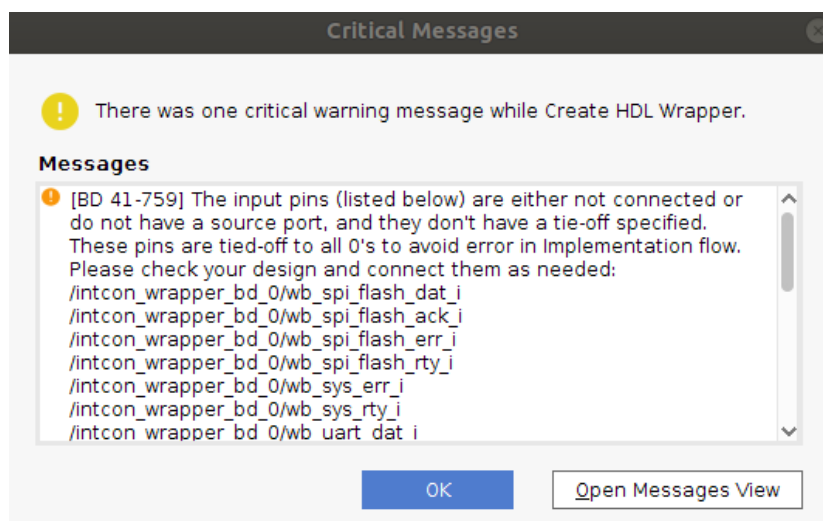
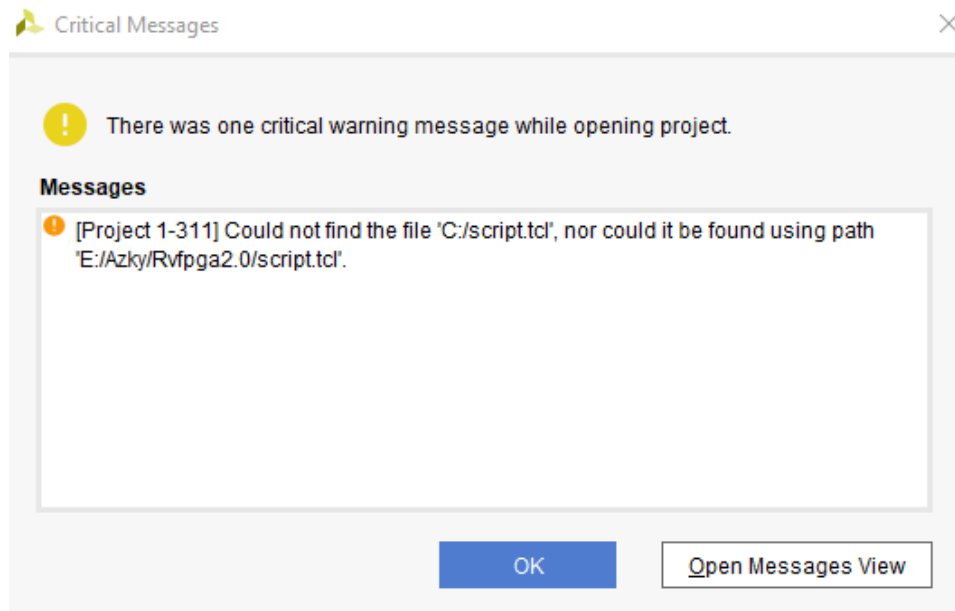


Figura 2. Pop-up de aviso

Se esse projeto de laboratório não estiver localizado no seguinte caminho:

*[RVfpgaSoCPath]/RVfpgaSoC/Labs/LabSolution/Lab1*

Ele pode exibir o seguinte aviso de mensagem crítica (ver Figura 3).



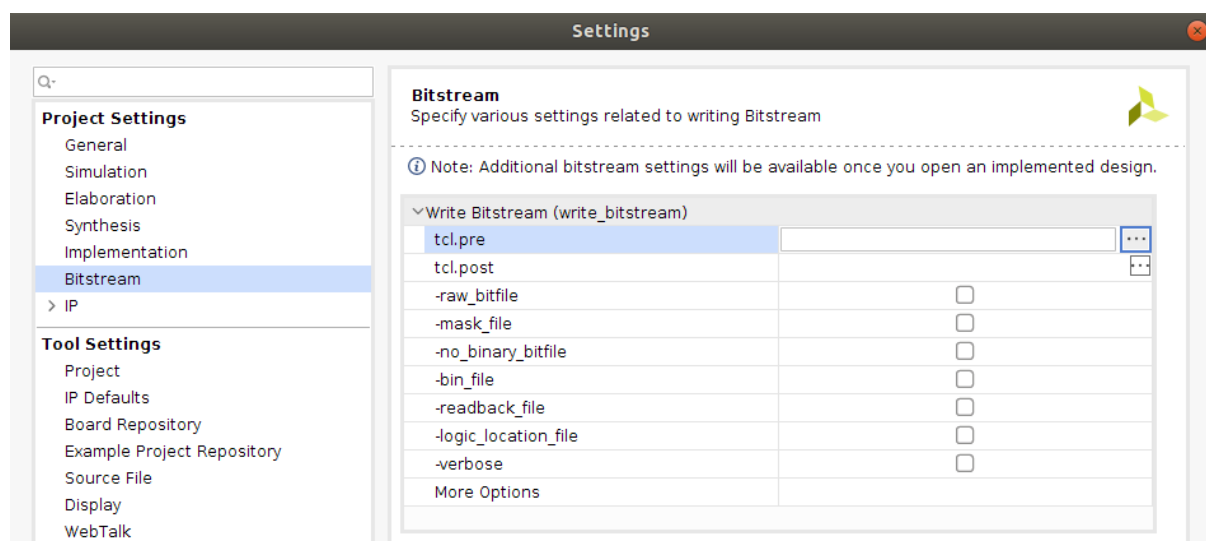
**Figura 3. Pop-up de aviso**

No caso dessa mensagem de aviso, terá de fornecer o caminho correto para o ficheiro "script.tcl".

pode navegar para Ferramentas > Configurações > Bitstream. Clique em "tcl.pre".

Adicione o ficheiro "script.tcl" do seguinte caminho:

*[RVfpgaSoCPath]/RVfpgaSoC/Labs/LabResources/Lab1/script.tcl*



**Figura 4. Configurações**