# EXERCÍCIOS

**Exercício 1**

As soluções completas para este exercício são fornecidas na pasta:

*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/Minu*

**Exercício 2**

As soluções completas para este exercício são fornecidas na pasta:

*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/MinMaxMinuMaxu*

**Exercícios 3 e 4**

As soluções completas para estes dois exercícios são fornecidas na pasta:

*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/FloatingPoint*

**Exercícios 5 e 6**

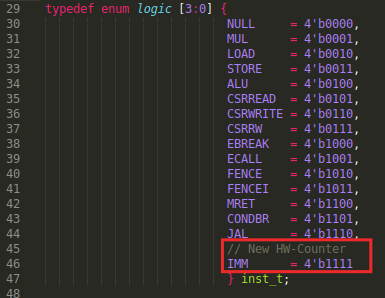
Soluções não fornecidas.

**Exercício 7**

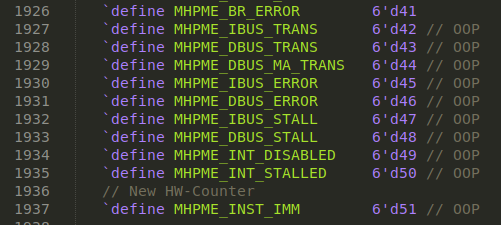
As soluções completas para este exercício são fornecidas na pasta:

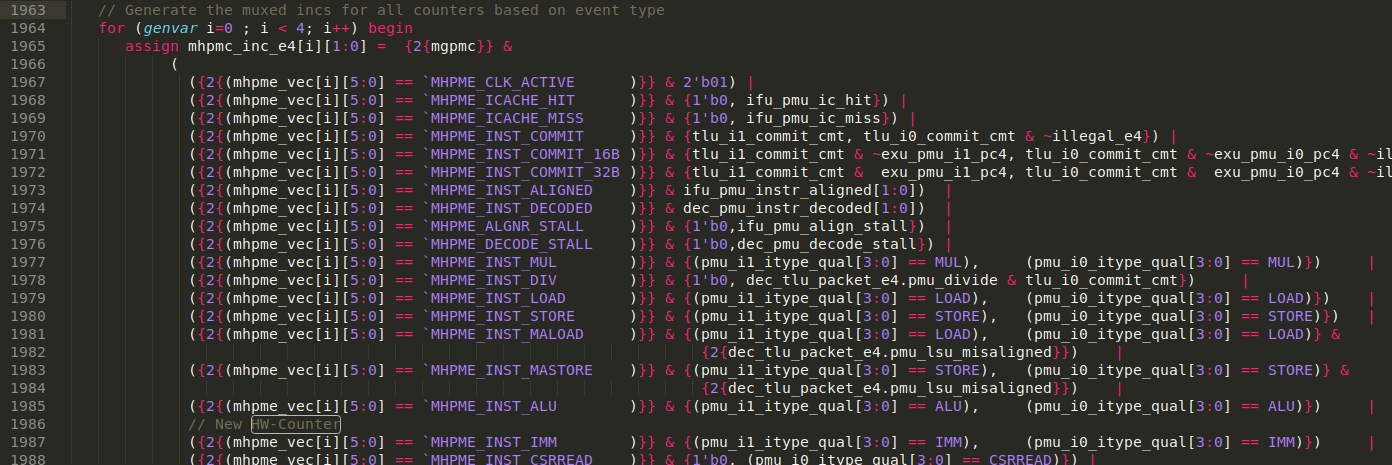
*[RVfpgaPath]/RVfpga/Labs/RVfpgaLabsSolutions/Programs\_Solutions/Lab18/NewHwCounter*

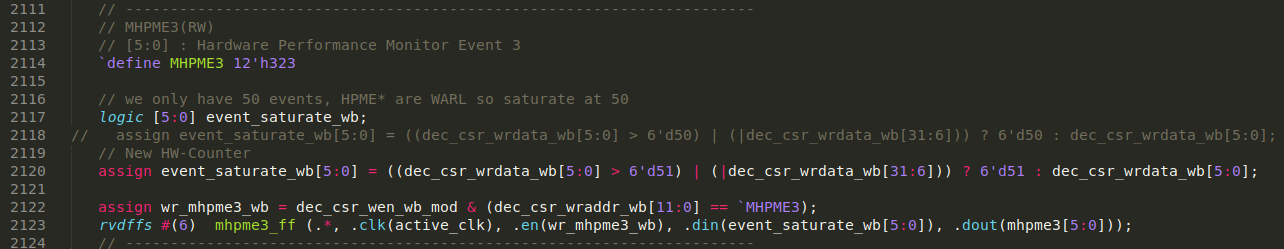
* 1. **Alterações no código Verilog**:
     1. Ficheiro **swerv\_types.sv**:



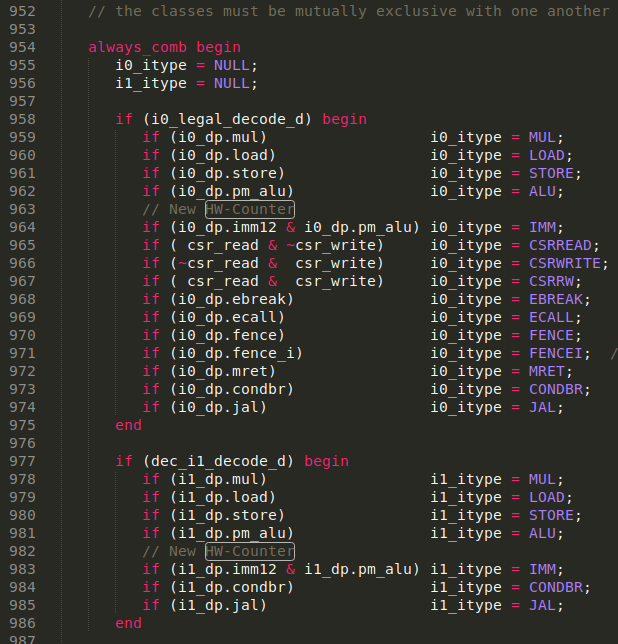
* + 1. Ficheiro **dec\_tlu.ctl.sv**:



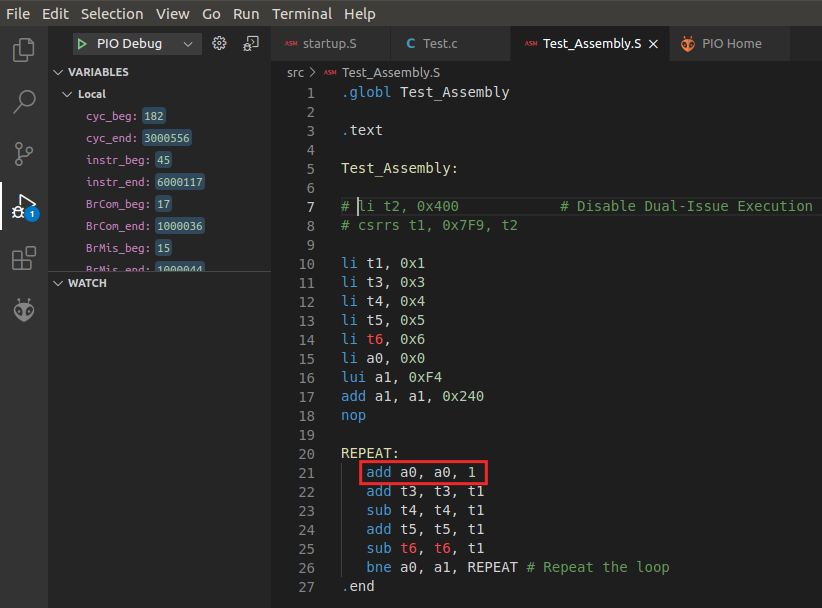


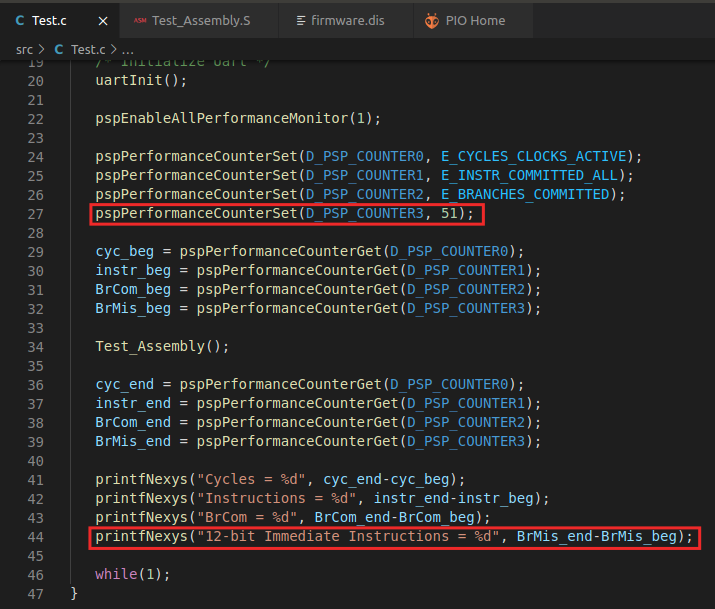


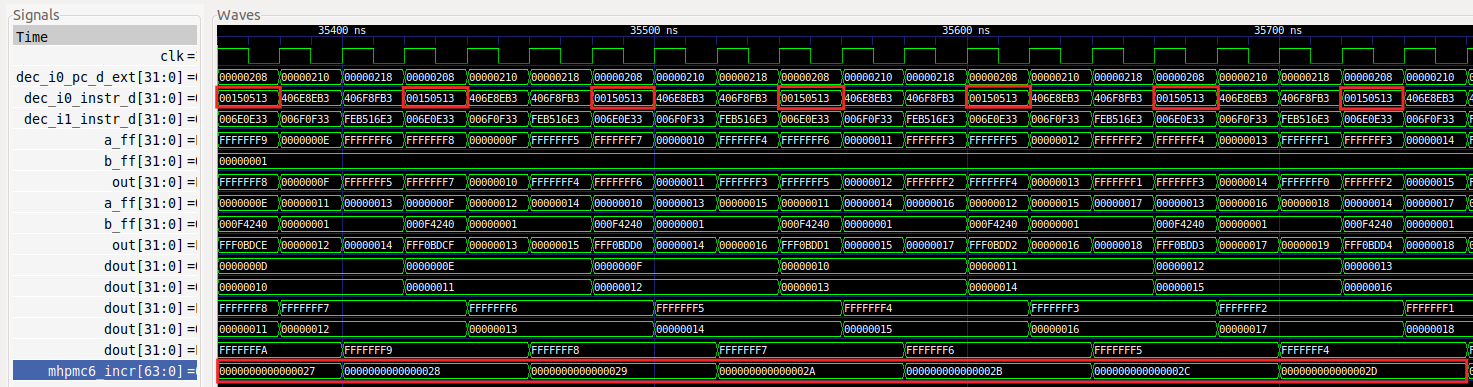
* + 1. Ficheiro **dec\_decode\_ctl.sv**:



* 1. **Simulação Verilator**:







* 1. **Execução na placa**:

